



INSTITUTO FEDERAL
Goiás

MINISTÉRIO DA EDUCAÇÃO
SECRETARIA DE EDUCAÇÃO PROFISSIONAL E TECNOLÓGICA
INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE GOIÁS
CÂMPUS VALPARAÍSO

EDITAL N° 02/Câmpus Valparaíso/IFG, de 03 de agosto de 2024

PROCESSO SELETIVO PARA ADMISSÃO DE MONITORES VOLUNTÁRIOS

CONVOCAÇÃO PARA AS ENTREVISTAS

A Coordenação Acadêmica do Câmpus Valparaíso do Instituto Federal de Educação, Ciência e Tecnologia de Goiás publica a **convocação para as entrevistas** dos candidatos a **monitores voluntários**. Os discentes devem observar o local e o horário do agendamento e **comparecer pontualmente no horário agendado**.

Professor/a	Disciplina	Aluno/a	Data	Horário	Local
Marcos Henrique da Silva Alves	Eletrônica Analógica II	Maria Clara Rezende de Oliveira	08/08/2024	14:00	T-403 - Lab. de Circuitos Elétricos
Marcos Henrique da Silva Alves	Introdução a Sistemas Elétricos de Potência	Ismael Danilo Lima Freitas	08/08/2024	18:20	T-403 - Lab. de Circuitos Elétricos
Marcos Henrique da Silva Alves	Eletrônica Analógica II	Jesiel Pereira da Silva	08/08/2024	18:40	T-403 - Lab. de Circuitos Elétricos
Larissa Rezende Assis Ribeiro	Eletrônica II	Fabiellen Aparecida Carvalho de Oliveira (Louie)	09/08/2024	14:00	T-403 - Lab. de Circuitos Elétricos
Larissa Rezende Assis Ribeiro	Eletrônica II	Maria Clara Rezende de Oliveira	09/08/2024	14:20	T-403 - Lab. de Circuitos Elétricos
Larissa Rezende Assis Ribeiro	Eletrônica II	Heitor Araújo Mota	09/08/2024	14:40	T-403 - Lab. de Circuitos Elétricos
Larissa Rezende Assis Ribeiro	Eletrônica II	Heloisa Mata de Sousa Macedo	09/08/2024	15:00	T-403 - Lab. de Circuitos Elétricos
Larissa Rezende					T-403 - Lab. de

Assis Ribeiro	Eletrônica II	Luiza Vitória Silva Pereira	09/08/2024	15:20	Circuitos Elétricos
Larissa Marques Peres	Circuitos Elétricos	Fabiellen Aparecida Carvalho de Oliveira (Louie)	12/08/2024	16:00	T-403 - Lab. de Circuitos Elétricos
Larissa Marques Peres	Circuitos Elétricos	Maria Clara Rezende de Oliveira	12/08/2024	16:10	T-403 - Lab. de Circuitos Elétricos
Larissa Marques Peres	Circuitos Elétricos	Heitor Araújo Mota	12/08/2024	16:20	T-403 - Lab. de Circuitos Elétricos
Larissa Marques Peres	Circuitos Elétricos	Heloisa Mata de Sousa Macedo	12/08/2024	16:30	T-403 - Lab. de Circuitos Elétricos
Larissa Marques Peres	Circuitos Elétricos	Luiza Vitória Silva Pereira	12/08/2024	16:40	T-403 - Lab. de Circuitos Elétricos
Larissa Marques Peres	Circuitos Elétricos	André Mata de Sousa Macêdo	12/08/2024	16:50	T-403 - Lab. de Circuitos Elétricos

Valparaíso de Goiás - GO, 8 de agosto de 2024.

Juan Filipe Stacul
 Coordenador Acadêmico
 IFG - Câmpus Valparaíso
 Portaria nº 473 de 22 de março de 2021

Documento assinado eletronicamente por:

- **Juan Filipe Stacul, COORDENADOR(A) - FG1 - VAL-CA**, em 08/08/2024 10:09:43.

Este documento foi emitido pelo SUAP em 08/08/2024. Para comprovar sua autenticidade, faça a leitura do QRCode ao lado ou acesse <https://suap.ifg.edu.br/autenticar-documento/> e forneça os dados abaixo:

Código Verificador: 549266
 Código de Autenticação: ea70fa43d3

